PATENT ABSTRACTS OF JAPAN

(11) Publication number:

63-129641

(43)Date of publication of application: 02.06.1988

(51)Int.CI.

H01L 21/68

H01L 21/30 H01L 21/302

(21)Application number: 61-277669

(71)Applicant: KOKUSAI ELECTRIC CO LTD

(22)Date of filing:

19.11.1986

(72)Inventor: MATSUMOTO OSAMU

YOKOMIZO ISAO **ENDO YOSHIHIDE HIURA KAZUO**

MAKIGUCHI KAZUMASA

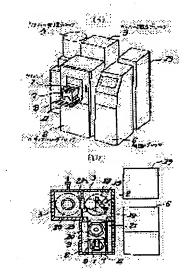
SATO TOYOHIKO **SAKUMA HARUNOBU**

(54) BLOCK SYSTEM FOR CONSTITUTING SEMICONDUCTOR MANUFACTURING LINE OF VARIOUS PROCESSES

(57) Abstract:

PURPOSE: To make it possible to form a line, which can cope with the change in products quickly and flexibly, by combining a loader/unloader block, a conveying block, treating block and a control block.

CONSTITUTION: In a loader/unloader block 2, a wafer 1 is supplied from a cassette 7 with a manipulating arm 9. The treated wafer is sent out. A wafer conveying block 3 is a conveying device 4, which is operated freely. The wafer 1 is sent and received to and from the block 2 with the block 3. A linking tube 21a is opened, and a sending and receiving hand 15 sends the wafer 1 to a wafer treating block 5. After the specified treatment in a chamber 20, the linking tube 21a is opened, and the wafer is taken out to the conveying block 3 with the hand 15. The wafer is received with an arm 9 through an OF aligning mechanism 10 of the block 2 and mounted on the space in the cassette 7. The associated operations are performed under the control of a control block 6. The most adequate manufacturing line can be



formed in corresponding with the requests of customers flexibly and quickly by the appropriate combinations of the blocks.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than

匈日本国特許庁(JP)

の特許出願公開

⑫公開特許公報(A)

昭63-129641

@Int_Cl_4

識別記号

301

厅内整理番号

昭和63年(1988)6月2日 43公開

21/68 H 01 L

21/30 21/302

A-7168-5F

J-7376-5F B-8223-5F※ 審査請求 有

発明の数 1 (全11頁)

◎発明の名称

各種プロセスの半導体製造ライン構成用ブロツク・システム

顧 昭61-277669 创特

頤 昭61(1986)11月19日 ❷出

本 眀 松 ⑦発

東京都西多摩郡羽村町神明台2-1-1 社羽村工場内

国際電気株式会

敷 横 溝 明 者 母発

東京都西多摩郡羽村町神明台2-1-1

国際電気株式会

社羽村工場内

英 好 仓発 明 者 遠 藤

東京都西多摩郡羽村町神明台2-1-1 国際電気株式会

社羽村工場内

和 夫 - 明 浦 母発 者 日

東京都西多摩郡羽村町神明台2-1-1

国際電気株式会

社羽村工場内

国際電気株式会社 人 ①出 顋 弁理士 石 戸 元 人 ひ代 理

最終頁に続く

東京都港区虎ノ門2丁目3番13号

剪

1. 発明の名称

各種プロセスの半導体製造ライン構成用 プロック・システム

2. 特許請求の範囲

未処理のウェハーを受け取り、ウェハー難送ブ ロックにウェハーを供給し、又は、処理済みウェ ハーを受け取ってライン外にウェハーを供給する ローダノアンローダブロックと、ローダノアンロ ーダブロックから受け取ったウェハーを保持して 前後左右いずれの方向にも移動してウェハーの供 給・受け取りを行うことが出来るウェハー搬送装 置を持つウェハー撤送ブロックと、ウェハー搬送 装置との間でウェハーの授受があり、受け取った ウェハーを処理するウェハー処理ブロックと、上 記各構成プロックをコントロールする制御ブロッ クとよりなり、上記各種のローダ/アンローダブ ロック、ウェハー撤送ブロック、ウェハー処理ブ ロック、制御ブロックを複数個組み合わせること により各種のプロセスの半導体製造ラインを構成 することを特徴とする各種プロセスの半導体製造 ライン構成用プロック・システム。

3. 発明の詳細な説明

[産業上の利用分野]

本発明は、ドライエッチング、化学的気相成長 (CVD ケミカル・ベーパー・デポジション)、ホ トレジストアッシングなどを一連に包含するドラ イプロセス等の各種プロセスの半導体製造ライン 構成用のブロックシステムに関する。

(従来の技術)

V-LSI からV-LSI へと進展する半導体デパイス と共にエッチング技術を始め、その他各種製造技 術はウェットプロセスからドライプロセスへと移 行するなど大きな変化を見せており、これに伴っ てドライブロセス応用範囲も拡大しつつある。又、 各装置間をつなぐハンドリング装置も次第に精巧 なものになりつつあり、そのために製造装置にも 変化が現れつつあるのが現状である。

而して、従来の半導体製造装置は、例えばドラ イエッチング工程では専用のドライエッチング装 置を使用するなど、個々の工程に併せて装置開発 を行っていた。

(発明が解決しようとする問題点)

かかる従来のものには以下の欠点があった。

- ② 工程毎の製造能力が不一致で製造上のマッチングが取り難く、製造能力のもっとも低い工程に縛られるという欠点があった。

るもっとも適切な製造ラインを供給し、更に、選定されたブロックの接続を適宜変える事により、 顧客の指定するいかなるスペースに適合配置させる事ができ、又、プロックの増減または使用プロックの選択を行うことにより製品の変化に素早く 且つ柔軟に対応する事の可能なドライプロセス等の各種のプロセス・半導体製造ライン構成用プロック・システムを提供するものである。

(問題点を解決するための手段)

本発明は未処理のウェハー1を受け取り、、又は、 処理済みウェハー1を受け取ってライン外にウェ 処理済みウェハー1を受け取ってライン外にウェ ハー1を供給するローダブロック2から受けアンローダブロックの と、ローダブロック2から受け下のでは たウェハー1を保持して前後左右いずれの方に とが出来るウェハー級送装置4を持つウェハー とが出来るウェハーを接送装置4との間でウェハー1の授受があり、受け取ったウェハー1を 処理するウェハー処理ブック5と、上記各構成 に各装置を配置する事は非常に難しいというよう な問題もあった。

③ 更に、半導体デバイスのコストダウン競争 は熾烈を極めており、しかも小品種大量生産の時 代は既に過去のものとなり、現在では多品種少量 生産が主流となり、これに対応できる自動化・無 人化が強く要求されるようになってきた。ところ がこれまでのような工程毎の生産方式では工程間 の半製品のハンドリングや各装置の操作の違い びただしい作業員を必要とし、これらの要求に柔 飲に対処する事が出来なくなってきた。

本発明はかかる要求に対応するために為された もので、その目的とする処は、エッチング工程を 始め各種半導体製造ドライブロセス装置や半製品 のハンドリング装置、これらの制御装置、半導体 ガス供給装置、半導体排ガス処理装置などを標準 ブロック化することにより、ウェハー供給から核 当する半導体製造プロセス完了までの一連のプロ セスを完全自動化すると同時に各プロックを必要 に応じて選定する事により、顧客の必要として

ブロック2.3,5をコントロールする制御プロック 6 とよりなる。

(作用)

上記各種のローダ/アンローダブロック 2、 ウェハー搬送ブロック 3、 ウェハー処理ブロック 5、 制御ブロック 6 を複数個組み合わせることにより 各種のプロセスの半導体製造ラインを構成する。

(実施例)

以下、本発明を図示の実施例に従って説明する。 第1図(イ)(n)示のように、このドライブロセス 半導体製造ライン構成用ブロック・システムは、 大きく分けてローダ/アンローダブロック 2、 ウェハー製送ブロック 3、ウェハー処理ブロック 5、 関節ブロック 6 に分かれる。

第1~4 図示のようにこれらのブロックの内、ローダ/アンローダブロック 2、ウェハー 機送ブロック 3、ウェハー処理ブロック 5 の 3 ブロックは直接連結されて使用されるため、その外形寸法(縦・横・高さ)は勿論、ウェハー1 の機送路など主要寸法は統一されている。各ウェハー処理ブ

ローダ/アンローダブロック 2 は未処理のウェハー1を受け取り、ウェハー版送ブロック 3 にウェハー1を供給し、又は/そして、処理済みウェハー1を受け取ってライン外にウェハー1を供給するだけのローダとして使用しても良いし、逆に処理済みウェハー1 の受け取りを行うアンローダとして使用しても良い。

そのローダ/アンローダブロック2は、ウェハー1 収納用のカセット 7 を内外に移動させるカセト移動台8と、カセット 7 からウェハー1 を出し入れするハンドリングアーム9と、取り出されたウェハー1 のオリエンテーションフラットを一定の方向に合わせて以後の一連の操作を正確に行わせるためのオリフラ位置合わせ機構10とで構成されている。このローダ/アンローダブロック2の前面には前扉11があり、閉成時は気密状態を保つ

複動すべく嵌合されたスライダ17及びそのスライダ17を往復運動させるために回転する駆動アーム16とで構成される。ウェハー授受ハンド15にはウェハー1の外形に合わせて円弧状の嵌合溝18が凹設されている。駆動アーム16と回転円盤12とはパルスモータとエンコーダにより回転速度及び停止位置が正確に制御されるようになっている。 商、ウェハー搬送装置 4 として上記アーム方式の代わりにウェハー搬送ベルト方式や磁気浮上式搬送トラック方式のものを採用してもよい。

ウェハー処理プロック 5 には、例えば、ドライエッチング装置、化学的気相成長(CVD) 装置、ホトレジストアッシング装置、ディベロッパーなどの半導体製造ドライプロセス装置等の種々の装置を収容したものがある。

上記ドライエッチング装置としては、例えば

- a) PIE/PPE(リアクティブ イオン エッチン グノブレーナ プラズマ エッチング) 型エ ッチング装置 (第5~8:図参照)
- b) ECR(エレクトロン サイクロトロン レゾ

事ができるようになっている。カセット 7 は 1 つのカセット 7 を 1 単位として作業する 1 カセット方式でも良いし、 2 以上のカセット 7 を連続的に処理することの出来る複数カセット方式でもよい。その他、実験室用のようにウェハー1を 1 枚ずつ処理する枚葉式であっても良い。

ウェハー擬送ブロック 3 は、ローダ/アンローダブロック 2 から受け取ったウェハー 1 を保持して前後左右いずれの方向にも移動してウェハー 1 の授受が出来る機能を持つもので、本装置のウェハール理の完全自動化・フレキシビリティ性をして少な事が出来る。この機能を実現するものウェハー処理の完全自動化・フレキシビリティ性をして動きを実現するものウェハー機能を実現するもなウェハー機送装置 4 が採用されている。このウェハー機送装置 4 が採用されている。この平行リンク13 とで極支された平行リンク13と、この平行リンク13 で極大いである。この平行リンク13 でである。 ででは、支持アーム14と、大きアーム14の先端に設けられた馬

ナンス)型エッチング装置、

- c) TRIODE型エッチング装置、
- d) RIBB (リアクティブ イオン ピーム エッチング) 型エッチング装置、などが挙げられる。

上記化学的気相成長(CVD) 装置としては、例えば、マイクロ ウェーブ プラズマ CVD装置が挙 げられる。

これらのウェハー処理ブロック5,5……は、必要に応じて単独乃至組み合わされて使用されるようになっている。組み合わせ例は後述するが、そのウェハー処理ブロック5の各数を半導体製造ラインのチャンネル数とする。

刺びロック6は、上記の各様成ブロック2……。3……。5、5……をコントロールするもので、CRT又は液晶パネルとキーボード及び表示ランプと操作スイッチその他などで構成される程作パネル、コントロール・システム、ドライエッチング装置に必要なエンド・ポイント・ディテクタ(EPD) 等で構成される。

上記コントロール・システムは分散型コントローラにて構成し、各コントローラは各ブロックにそれぞれ内蔵され、ブロックの分離・増設のフレキシビリティを確保する。

上記エンド・ポイント・ディテクタは、例えば、 モノクロメータ型や干渉フィルタ型を使用する。

その他補助プロック19として、第5~8図示のような半導体ガス供給プロック19a、排気プロック19b、助起電源19c、冷水循環装置19dなどがある。

上記半導体ガス供給ブロック19a は、ガス検知器や緊急遮断装置などを備えるガスシリンダボックス、A1, SiOsを始め各種エッチング用ガス供給系、アッシングガス供給系その他などで構成される。

上記俳気ブロック196 は、オイルフィルトレイションなどを含む塩素ガス系、フッソガス系、ターボーモレキュラーボンプやイオンゲージを含む高真空排気系、ブロック内の排気を行うブロック室排気系、破過検出・詰まり検出・ガス検出器な

ック 5 や制御プロック 6 にそれぞれ接続される。 次にこの場合の動作を説明する。

ローダ/アンローダブロック2の前扉11を開き、カセット移動台8を外部に移動させ、未処理ウェハー1を収納したカセット7をカセット移動台8に設置する。すると、カセット7を載置したカセット移動台8がローダ/アンローダブロック2内に戻り、これと同時に前扉11が開まる。然る後、ブロック2内の排気が始まり、所定圧力まで減圧される。

かかる被圧下で未処理ウェハー1のハンドリングが為されるのであるが、まず、既に被圧状態となっているブロック3との間の連通筒21を閉しているブロック3との間の連通筒21を閉してきてウェハー1をカセット7から取り出す。ウェハー1を取り出したハンドリングアーム9はオリフラ位置合わせ機構10の所まで移動し、この位置でウェハー1をオリフラ位置合わせ機構10上に移載する。移載されたウェハー1は回転されてオリエンテーション・フラットが一定方向に正確

どを含む半導体排ガス処理装置、オートマチック プレッシャ コントローラなどで構成されている。 上記励起電源19c としては、RF電源、HF電源、AF電源、MW電源、DC電源などがあり、 その他インピーダンス マッチング ユニット、

上記冷水循環装置19d には、1チャンネル加熱 冷却型、2チャンネル加熱冷却型、マルチチャン ネル加熱冷却型などが適宜採用される。

マルチプレックサなどが含まれる。

次に各ブロックの組み合わせ例を説明する。

① 1チャンホル (シングル) 処理型の場合(第1図(イ)(ロ)参照)

ウェハー搬送ブロック3を中心にして手前便にローダ/アンローダブロック2を配置し、第1図示のようにウェハー機送ブロック3の便方又は背方にウェハー処理ブロック5を設置する。ウェハー処理ブロック5は前述のものの中から適宜選定される。制御ブロック6は通常ローダ/アンローダブロック2に並設される。補助ブロック19もそれぞれ適宜の位置に配置され、ウェハー処理ブロ

に揃えられる。

オリエンテーション・フラットの位置合わせが 完了するとウェハー蹤送ブロック3のウェハー機 送装置4の支持アーム14とウェハー授受ハンド15 がローダノアンローダブロック2内のオリフラ位 置合わせ機構10に向かって移動してくる。即ち、 回転円盤12がオリフラ位置合わせ機構10に向かっ て回転し、ウェハー授受ハンド15がオリフラ位置 合わせ模構10側に正確に向いた所で停止する。上 記回転円盤12の回転と同時に、駆動アーム16が回 転してスライダ17をスライドさせて平行リンク13 を回転させる。すると平行リンク13の回転につれ て支持アーム14が上記ローダ/アンローダブロッ ク2内のオリフラ位置合わせ機構10に向かってほ ぼ直線状に延びていく。この間、ウェハー1は持 ち上げられていてウェハー投受ハンド15が未処理 ウェハー1の下側に入り込むようになる。 ウェハ - 役受ハンド15が丁皮ウェハー1 の真下にくると ウェハー授受ハンド15が停止し、続いてウェハー 1が降下してウェハー接受ハンド15の嵌合溝18上 ・ に正確に敬置される。・

ウェハー1の数置が完了すると上記駆動アーム 16 は逆方台に回転し、スライダ17が逆方向にスライドし、ウェハー1をウェハー機送ブロック 3内に取り込むように平行リンク13と支持アーム14を屈曲し、ウェハー1はブロック 3内に取り込まれる (第1図(n) 参照)。続いて回転円盤12がウェハー処理ブロック 5 側に回転し、ウェハー処理ブロック 5 側に回転し、ウェハー処理ブロック 5 側に一致した処で停止する (第1図(に) 参照)。

次にウェハー酸送ブロック 3 とウェハー処理ブロック 5 との間の連連筒21a は開く。このときウェハー処理ブロック 5 内はすでに減圧下となっているものとする。然る後、前述と同様の動作にてウェハー授受ハンド15が第1図(*) 示のように伸びてウェハー処理ブロック 5 内にウェハー 1 を送り込む。

ウェハー処理プロック5のチャンパ20内には上下一対の電極が配置されており、ウェハー1はこの電極の中央に移送されてくる。下部電極は二重

び上昇させて処理済みウェハー1を持ち上げ、再びウェハー授受ハンド15をチャンパ20内に挿入する。ウェハー授受ハンド15がウェハー1の真下に位置すると中央電極が降下してウェハー1をウェハー授受ハンド15上に再び載置する。するとウェハー授受ハンド15はウェハー1を載置したまチャンパ20から出ていき、ウェハー録送ブロック3に戻る。

次いで回転円整12が回転しながらウェハー授受ハンド15がローダ/アンローダブロック2のオリフラ位置合わせ機構10に向かって延びていく。ウェハー授受ハンド15がオリフラ位置合わせ機構10の上方に位置した処で停止し、統いて処理済みウェハー1がオリフラ位置合わせ機構10に移動された後、ハンドリングアーム9に引き取られ、カセット7の空き部分に移動される。

このような操作を繰り返してウェハー処理を行う。ウェハー1全数の処理が完了するとブロック 2とブロック3の間の連通筒21を閉じた後にブロック2内の気圧が大気圧に戻され、続いて前屋11 電極となっており、中央電極が昇降するようになっている。従って、ウェハー1が電極の中央に移送されて停止すると中央電極が上昇してウェハー1をウェハー授受ハンド15から持ち上げる。ウェハー1の持ち上げがなされている間にウェハー投受ハンド15は前述の動作にてウェハー処理プロック 5 から限出し、ウェハー搬送プロック 3 内に戻る。

ウェハー授受ハンド15がウェハー処理プロック 5 のチャンパ20から出ると中央電極は降下して下 部電極の中央に正確にウェハー1を敬置する。然 る後、ウェハー職送ブロック 3 個に開口している 連通筒21a を閉じ、高真空排気系にチャンパ20を 接続してチャンパ20内を高真空にし、続いて上部 電極からチャンパ20内に半導体ガスを供給しつつ グロー放電を電極間に形成し、ウェハー1の処理 を行う。

ウェハー 1 の処理が完了するとグロー放電を停止させると共にチャンパ20内の排ガスを完全に排出する。続いて連通筒21a を関き、中央電極を再

が開き、カセット7を載置したカセット移動台 8 がローダノアンローダブロック 2 から機外に出て くる

この処理済みウェハー1を収納したカセット7と未処理ウェハー1を収納した新しいカセット7とを交換し、前述の操作を繰り返してウェハー1のドライ処理を行うものである。

② 5 チャンネル (シーケンシャル) 処理型 (第 3 , 4 図参照)

第3,4 図示のように複数台(本実施例では5台)のウェハー擬送ブロック3,3,3,3,3 を一列に配置し、夫々その育方にウェハー処理ブロック5,5,5,5,5(例えばRIE/PPE 型エッチング装置)を配置し、ウェハー処理ブロック5それぞれに補助ブロック19を接続する。

ウェハー1を一方通行にて処理する場合は、一端のウェハー搬送プロック3にローダ用のローダ /アンローダプロック2aを配置し、価端のウェハ 一搬送プロック3にアンローダ用のローダ/アン ローダプロック2bを配置する(第6,8図参照)。 。 補助ブロック19や制御ブロック 6 などは前述同様 である。

ウェハー1の数送や処理は前記のものと同様であるが、例えばAI→Ti/N→アッシング処理のようにウェハー処理ブロック5が複数の場合、ウェハー搬送ブロック3、3 ……により一方通行で順次処理搬送されていく事になる。

上配第1図(イ)(ロ)示のものは処理プロック5を 1つ用いた1チャンネルシステムである。

第2図は処理プロック5を2つ用いて2つの処理を行う2チャンネルシステムを示す。図示のように1台のウェハー機送プロック3を中心にし、その左右にウェハー処理プロック5.5を配置し、1台のウェハー機送プロック3にて順次両側の処理プロック5,5にウェハー1を移送する。

ウェハー数送ブロック3の左右のみならず、青 後にもウェハー処理プロック5を配置し、1台の ウェハー歳送ブロック3で3台の処理プロック5 、5、5にウェハー!を移送するようにしても良い。

て前後左右いずれの方向にも移動してウェハー1 の供給・受け取りを行う事が出来るウェハー難送 装置4を持つウェハー旋送プロック3と、ウェハ - 搬送装置 4 との間でウェハー1の授受があり、 受け取ったウェハー1をドライ処理するウェハー 処理ブロック5と、構成ブロックをコントロール する制御ブロック6とで構成されているので、そ れら各プロック3,5,6を適宜組み合わせるこ とによりウェハー供給からその半導体製造プロセ ス完了までの一連のプロセスの半導体製造ライン をオートハンドリングにより完全自動化させて構 成する事が出来、更に、各ブロックを必要に応じ て選定する事により、顧客の必要としているもっ とも適切な製造ラインを供給する事が出来、又、 選定されたブロックの接続を適宜変える事により、 顧客の指定するいかなるスペースにも遺合配置さ せる事が出来る。更に、ブロックの増減または使 用ブロックの選択を再び行うことにより製品の変 化に素早く且つ柔軟に対応する事もでき、理想的 な各種のプロセスの半導体製造ラインのプロック

第3,4図は前述のように処理プロック5を5 つ用いた5チャンネルシステムを示す。

第5図は処理プロック5を1つ用いた1チャン ネルシステムのブロック図である。

第6図は処理ブロック5を3つ用いた3チャン ネルシステムのブロック図である。

第7図は処理プロック5をもつ用いた4チャン ネルシステムのプロック図である。

第8図は処理プロック 5 を 6 つ用いた 6 チャン ネルシステムのプロック図である。

その他、量産並列型や研究試作型などその目的 に応じて種々のブロックが選定され、適宜組み合 わされて接続される。

・(発明の効果)

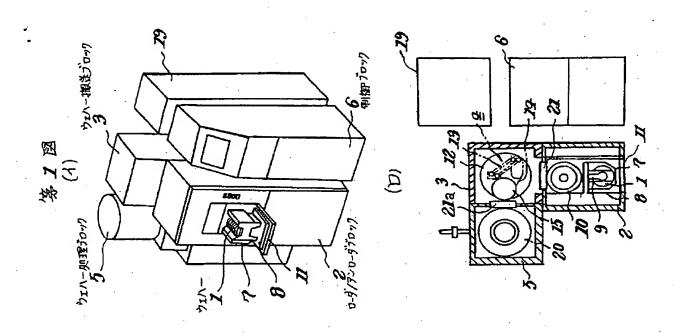
以上のように本発明は、未処理のウェハー1を 受け取り、ウェハー識送ブロック3にウェハー1 を供給し、又は/そして、処理済みウェハー1を 受け取ってライン外にウェハー1を供給するロー ダ/アンローダブロック2と、ローダ/アンロー ダブロック2から受け取ったウェハー1を保持し

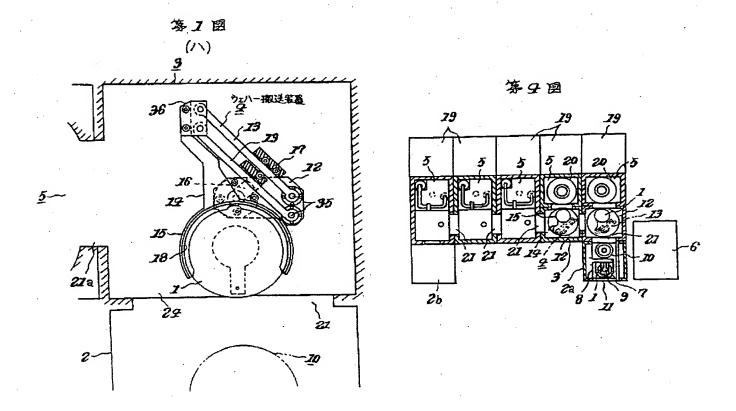
・システムを提供できるものである。

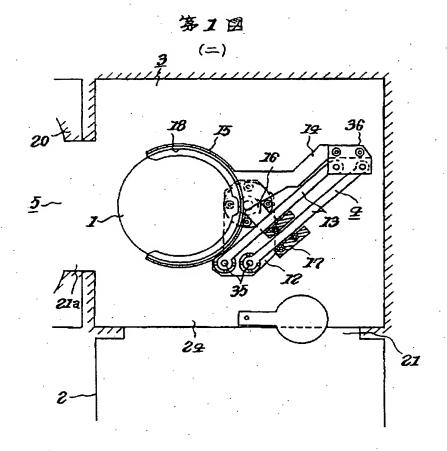
- 4. 図面の簡単な説明

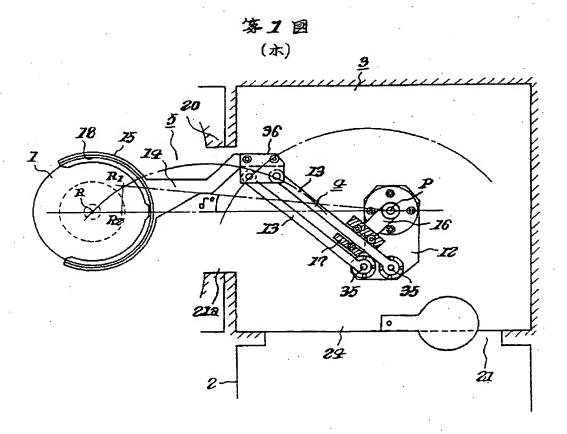
第1図(イ) は本発明の研究は作型1チャンルンステムの一実施例の要部の斜視図、 (ロ) はそのの要部の斜視図、 (ロ) は では、 (ロ) な (ロ) な

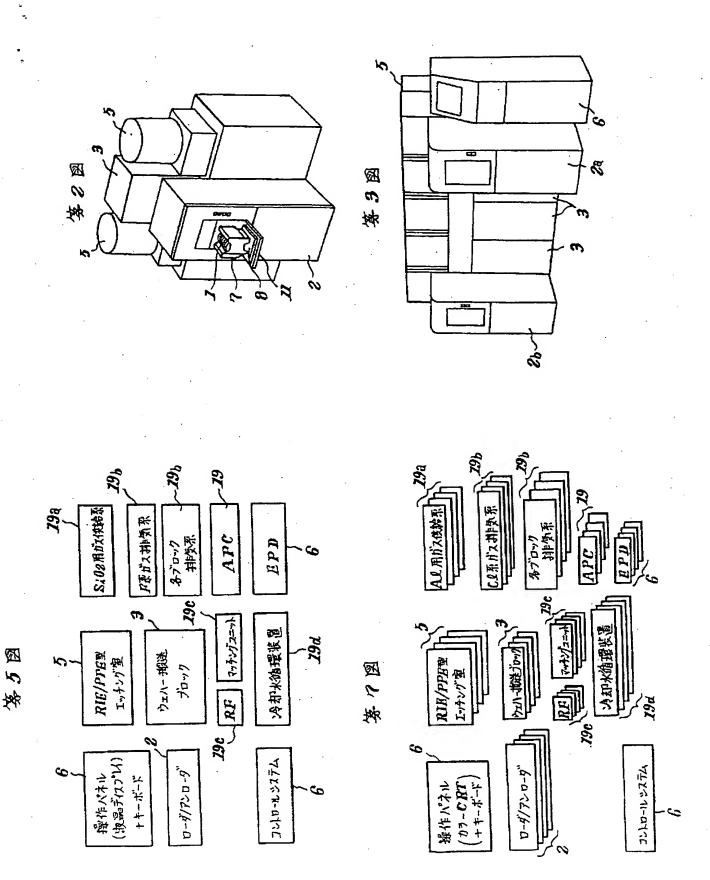
1 ……ウェハー、3 ……ウェハー搬送ブロック、2 ……ローダ/アンローダブロック、4 ……ウェハー搬送装置、5 ……ウェハー処理ブロック、6 ……制復ブロック。

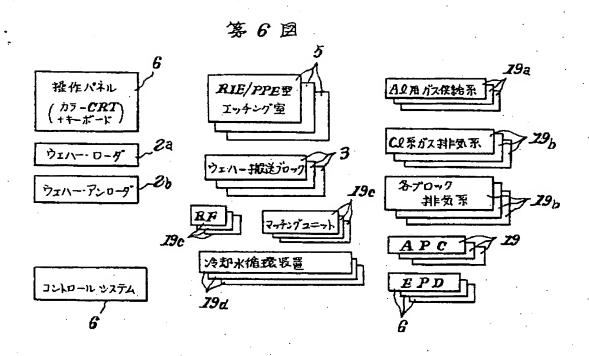


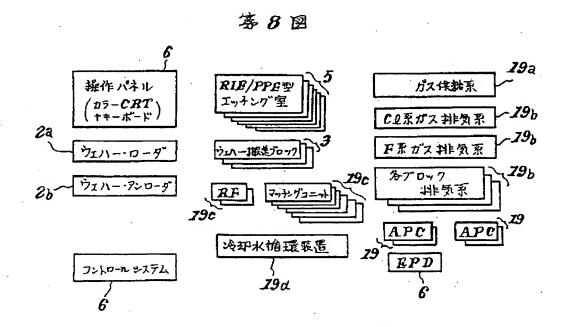












狩開昭 63-129641 (11)

٠.	第13	王の記	とき							
⑤Int Cl.⁴					識別記号				庁内整理番号	
	Н	01 L	. 2	1/31					6708-5F	
•	03発	明	者	巻	П		_	越	東京都西多摩郡羽村町神明台2-1-1	国際電気株式会
									社羽村工場内	
	②発	明	者	·佐	藤		豊	彦	東京都西多摩郡羽村町神明台2-1-1	国際電気株式会
									社羽村工場内	
	砂発	明	者	佐	久		春	信	東京都西多摩郡羽村町神明台2-1-1	国際電気株式会
	0,4	•							社羽村工場内	